



---

Borja Morcillo Salgado es ayudante en el Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid. Obtuvo el graduado y máster en Ingeniería de Computadores en 2020 y 2022 respectivamente, en la misma universidad.

En 2020 fue ganador del concurso Xilinx Open Hardware Design Competition, por su proyecto sobre un dispositivo para la creación de música en directo mediante la técnica de *live looping*.

Actualmente trabaja en su tesis doctoral sobre el diseño de arquitecturas en *pipeline* para FPGA, dirigida por Daniel Báscones García y Carlos González Calvo. Como parte del doctorado, realizó una estancia de investigación en la Escuela Politécnica Federal de Lausana, en Suiza.

En 2022 obtuvo una plaza de profesor ayudante en el Departamento de Informática y Automática de la UCM, donde ha participado en varios proyectos de investigación.

En cuanto a la docencia, ha sido profesor de Tecnología y Organización de Computadores, Estructura de Computadores, Fundamentos de Computadores, Sistemas Embebidos, Diseño de Sistemas Interactivos y Sistemas Operativos. También ha dirigido dos trabajos de fin de grado.

Sus principales intereses de investigación son la arquitectura de computadores y el *hardware* reconfigurable aplicados al procesado y síntesis de audio en tiempo real.